CARRERA: Ingeniería Técnica en Informática de Gestión (Cod. 41)
 ASIGNATURA: Estructura y Tecnología de los Computadores I (Cod 104)
 DEPARTAMENTO: Ingeniería Eléctrica, Electrónica y de Control
 MATERIAL PERMITIDO: Calculadora no programable

CURSO: 01/02
 CONVOCATORIA: Febrero
 SEMANA: 1ª
 DURACIÓN: 2 horas

LEA ESTO CON ATENCIÓN

Debe consignar todos sus datos personales y de la asignatura en la hoja de lectura óptica, es muy importante que no olvide indicar el tipo de examen, indispensable para la corrección del mismo. **Solo debe entregar la hoja de lectura óptica.**

PROBLEMA

Se tiene un sistema de computación basado en el microprocesador MC 68000. En un momento dado, este es el contenido de sus registros y memoria (valores expresados en hexadecimal):

D0	000020A	A0	00020000
D1	0000FFFF	A1	00000000
D2	35829EFA	A2	00000000
D3	43503B89	A3	00000000
D4	00000000	A4	00020004
D5	FFFFFFFF	A5	00000000
D6	FFFFFFFF	A6	00000000
D7	00000000	A7	0000FF0

Bloque A

```
OR.W D1, D2 ;
AND.B D2, D0 ;
EOR.L D0, D1 ;
```

Dirección	Contenido
020000	3C
020001	4A
020002	05
020003	13
020004	10
020005	A5
020006	BF
020007	38
020008	FF
020009	40

Bloque B

```
MOVE.L #$35829EFA, D2 ;
MOVE.L #$00000000, D4 ;
```

```
ADDA.W #$4, A0 ;
MOVE.W -(A0), D4 ;
EOR.B D2, D4 ;
```

ADDA	suma origen a un registro de dirección actualizándolo;
SUBI	(destino) - (dato inmediato) y deja el resultado en destino;
EOR	operación XOR lógica;
MOVE	transfiere datos del origen a destino;
MOVEQ #n, Di	transferencia rápida; n → Di, donde n es un número en complemento a 2 cuyo signo se extiende en destino.